$\sim$	$\overline{}$	$\sim$	0
7	()	()	ห

## Qualifikationsverfahren

## Multimediaelektroniker / Multimediaelektronikerin

Berufskenntnisse schriftlich

Multimedia	technik IT			
3				
Name			Kandidatennum	mer
Vorname			Datum	
Zeit		ür <u>alle 4 Positionen</u> on IT wird 30 Minuten Prüf	ungszeit empfohlen)	
Hilfsmittel	<u>erlaubt:</u>	<ul> <li>Taschenrechner (netzu</li> <li>Formelbuch in einem B</li> <li>von 7 cm. Der Ordner k</li> <li>aufgefüllt werden.</li> </ul>	Bundesordner A5 mit e	
	nicht erlaubt:	· Datenaustausch		
Hinweis:	Bei Berechnu	ıngen muss der Lösungs	weg ersichtlich sein	!
Notenskala	Maximale Put 18.5 - 19 16.5 - 18 14.5 - 16 12.5 - 14 10.5 - 12 9 - 10 7 - 8.5 5 - 6.5 3 - 4.5 1 - 2.5 0 - 0.5	Punkte = Note 6 Punkte = Note 5.5		
			Erreichte	Note

Erreichte	Note
<b>Punktezahl</b>	

Name der Experten/Expertinnen (Blockschrift)	Unterschrift der Experten/Expertinnen

Sperrfrist: Diese Prüfungsaufgaben dürfen nicht vor dem 1. September 2009 zu Übungszwecken verwendet werden!

Erarbeitet durch: Arbeitsgruppe Prüfungsfragen im Beruf Multimediaelektroniker/in Herausgeber: SDBB, Abteilung Qualifikationsverfahren, Bern

Herausgeber:

Multimediatechnik: IT

Frag	gen				Punkte		
Ordnen Sie jedem Speichertyp eine richtige Aussage zu.							
	Α	RAM		müssen aufgefrischt werden			
	В	EPROM		sind mit Flipflops aufgebaut			
	С	DRAM		werden elektrisch gelöscht			
	D	ROM		werden maskenprogrammiert			
	E	EEPROM		sind flüchtige Speicher			
	F	SRAM		werden mit UV-Licht gelöscht	/3		
2.	unkon	nprimierte Date	nmenge in Meg	lie Auflösung 16 Bit. Berechnen Sie die labyte, welche bei der Digitalisierung einer nuten Dauer entsteht.	/2		
				Übertrag	/5		

Multimediatechnik: IT

Fra	gen		Punkte
		Übertrag	/5
3.	In einem privaten Netzwerk beziehen Sie Ihre IP-Adresse über einen Server. Sie lassen sich die Angaben zu Ihrer IP-Konfiguration im DO anzeigen. Beantworten Sie dazu folgende Fragen.		
a)	Windows-IP-Konfiguration  Hostname	9:05 :29:05 •	
b)	Wie viele zusätzliche Host's können im dargestellten Netzwerk noch adressiert werden? Begründen Sie Ihre Antwort.	maximal	/1
			/2
c)	Eine IP-Adresse besteht aus einem Netz- und einem Host-Teil. Wie ist im abgebildeten Netzwerk die IP-Adresse aufgeteilt?		
	Netznummer: Host-ID:		/1
	į	 Jbertrag	/9

Fra	gen	Punkte						
	Übertrag	/9						
4.								
	10uF							
a)	Zeichnen Sie den korrekten Spannungsverlauf am Messpunkt MP1 und am RESET Eingang des Prozessors MP2. Beschriften Sie die Achsen korrekt.							
	V <sub>CC</sub>							
	500 1000 1500 t [ms]							
		/1						
		/1						
b)	Nennen Sie zwei Aufgaben der Resetschaltung?							
		/2						
	Übertrag	/13						

Fragen							Punkte
						Übertrag	/1
Gegeben ist e Beantworten S				att eines Spe	icherbaustei	ns.	
FEATURES  Low-power  Standby cur  50nA m  100nA i  1µA ma  Full operati  Data retenti  Fast 5V acc  DS2016  Reduced-sp  DS2016  Operating to +85°C  Full static o  TTL compa voltage rang  Available ir packages  Suitable for backup appl	CMOS design rent tax at $t_A = +25^{\circ}\text{C V}$ max at $t_A = +25^{\circ}\text{C V}$ on for $V_{\text{CC}} = 5.5\text{V}$ on voltage = $5.5\text{V}$ ess time i-100 100ns eed 3V access time i-100 250ns emperature range of peration tible inputs and our ge of $5.5\text{V}$ to $2.7\text{V}$ in 24-pin DIP and 24 both battery operations	$V_{CC} = 3.0 \text{V}$ $V_{CC} = 5.5 \text{V}$ $V_{CC} = 5.5 \text{V}$ to 2.7 V to 2.0 V  e  f -40 °C to  tputs over  4-pin SO  ted and batt	l ery	DS2016R 24  PIN DESCRIP  A0 to A10 - Acc  DQ0 to DQ7 - Da  CE - Ch  WE - Wi  OE - Ou  Vcc - Po  GND - Gr	24 V <sub>CC</sub> 23 A8 22 A9 21 WE 20 OF A11 18 CE 17 DQ 16 DQ 15 DQ 14 DQ 13 DQ 14 DQ 14 DQ 14 DQ 15 DQ 14 DQ 14 DQ 15 DQ 14 DQ 15 DQ 14 DQ 15 DQ 16 DIP (600mil) 4-Pin SO (300mil)  TION Idress Inputs the Input output by Enable Input tripe Enable Input	77 177 166 154 13	
DERATION M MODE READ WRITE DESELECT	gh; X = unbe		ehlende	A0-A10 STABLE STABLE X	DQ-DQ7 DATA OUT DATA IN HIGH-Z	I <sub>CCO</sub>	/2
DESELECT STANDBY	L	X	H X	X	HIGH-Z HIGH-Z	I <sub>CC0</sub>	/2
						Übertrag	/1

Fragen	Punkte
Übertrag	/17
6. Der I <sup>2</sup> C-Bus wurde von der Firma Philips zur Kommunikation unter Integrierte Bausteine entwickelt. Die Abbildung zeigt den Aufbau eines solchen Bussystems.	
SDA SCL  Device 1  Device 2  Device 3	
a) Wie nennt man die Funktion der beiden Widerstände?	/1
b) Was bedeuten die beiden Abkürzungen SDA und SCL?	
	/1
Total	/19